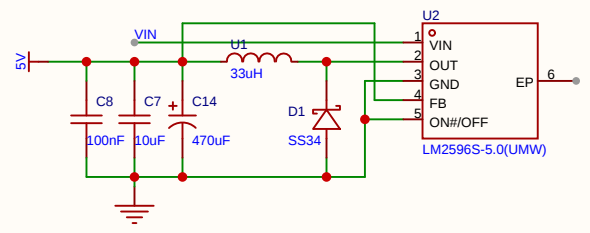
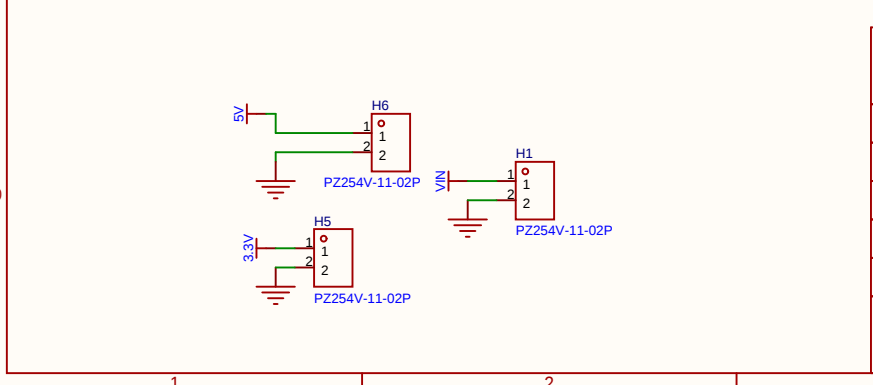
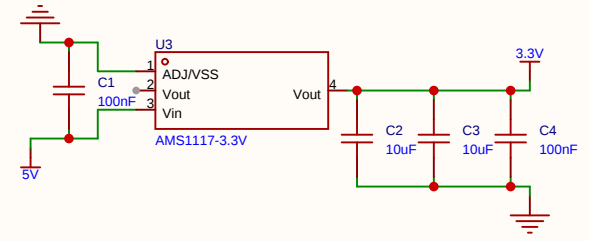


12V DC-DC降压5V



5V LDO 降压3.3V



原理图	Schematic1		创建日期	2026-04-17
板子	Board1		更新日期	2026-07-22
绘制		DC电源模块2026-3		
审阅				
		版本	尺寸	页 1 共 1
嘉立创EDA		V1.0	A4	嘉立创EDA